

# CALISSON 2

## CARACTÉRISATION, MODÉLISATION ET SPÉCIFICATIONS SÉCURITAIRES DE CIRCUITS PROTOTYPES INTÉGRÉS 2

### > OBJECTIF DU PROJET

Le projet Calisson 2 fédère les efforts de recherche et mutualise des moyens de caractérisation pour améliorer la sécurité des circuits intégrés qui assurent des fonctions de sécurité : carte à puce, passeport, « One time Password », « Token », TPM, M2M, NFC...

Le marché de la sécurité réalise chaque année entre 25% et 50% de son chiffre d'affaires sur l'introduction de nouveaux produits innovants et sécuritaires. L'implémentation de contre-mesures de sécurité et l'obtention des plus hauts niveaux de certifications est actuellement un frein important à son dynamisme et à sa compétitivité, dans un contexte de marché tendu (pression sur les prix, complexité technologique croissante, etc...).

Le projet CALISSON2 fait suite au projet CALISSON dont l'ambition était d'avoir un impact significatif sur la réduction du coût et de la durée moyenne de la chaîne conception-certification des circuits de sécurité ainsi que sur le niveau de résistance aux attaques des prochaines générations de produits.

Le projet CALISSON2 s'appuie sur la plate-forme R&D partenariale CIM PACA Micro-PackS, première structure R&D nationale en matière d'assemblage de micro-technologies intégrant des moyens avancés sécuritaires.

### > PORTEUR DU PROJET



### > PARTENAIRES



### > FINANCEMENT

- Année de sélection : 2010
- Appel à projets : FUI 10
- Financeurs :



### > RETOMBÉES ATTENDUES

- Création de près de 20 emplois
- Maintien de parts de marchés et gains en compétitivité

